

講演者ご紹介

モデレータ プロフィール

中尾 彰宏

東京大学 大学院工学系研究科 教授/総長特任補佐/
次世代サイバーインフラ連携研究機構・機構長



※ご本人より提供

1991年 東京大学理学部 卒業
1994年 東京大学大学院 工学系研究科 情報工学専攻
修士号 取得
2005年 プリンストン大学 博士号 取得
(コンピュータサイエンス)
2005年 東京大学大学院 情報学環 助教授
2014年 同 教授
2021年 東京大学 大学院工学系研究科 教授 (現在に至る)

- Beyond5G推進コンソーシアム・国際委員会委員長
- 第5世代モバイル推進フォーラム (5GMF) ネットワーク委員会 委員長
- スペースICT推進フォーラム 5G/Beyond5G連携技術分科会委員長
- 総務省 地域情報化アドバイザー
- Local5G普及研究会 委員長

講演者 プロフィール

John Macias

Verizon Wireless, Associate Fellow – Systems Architecture
Next G Alliance, ATIS, Applications Working Group Vice Chair
Bachelor of Science (BS), Electrical Engineering, Stanford
University



LinkedInより

1992年 Motorola Incorporated
2000年 Metawave Communications
2002年 Mountain Cellular, Sierra Tel Communications
Group
Director, Engineering and Operations
2003年 Verizon Wireless
Associate Fellow – Systems Architecture
(現在に至る)
2022年 Vice Chair, ATIS, Applications Working Group
(現在に至る)

- 次世代無線アクセス技術および非地上系ネットワーク相互運用性に関する共同研究
- 米国退役軍人省ヘルスケア技術革新チームとの研究・技術提携
- 米国防総省グループとの研究・技術提携

講演者プロフィール

Bahare Masood Khorsandi

Hexa-X, Work Package 1 lead
Nokia Bell Labs, Core Network Research Specialist



Nokia Bell Labs HPより

2015年 KTH Royal Institute of Technology
Visiting Research Engineer
2017年 Vice chair of IEEE student branch of University
of Bologna
2018年 Interuniversity Microelectronics Centre (IMEC)
Visiting Researcher Engineer
2020年 Nokia Bell Labs (現在に至る)

- ボローニャ大学 博士号 (通信工学) 取得
- 専門分野: ネットワーク・アーキテクチャ設計
ネットワーク分析および自動化

以 上